

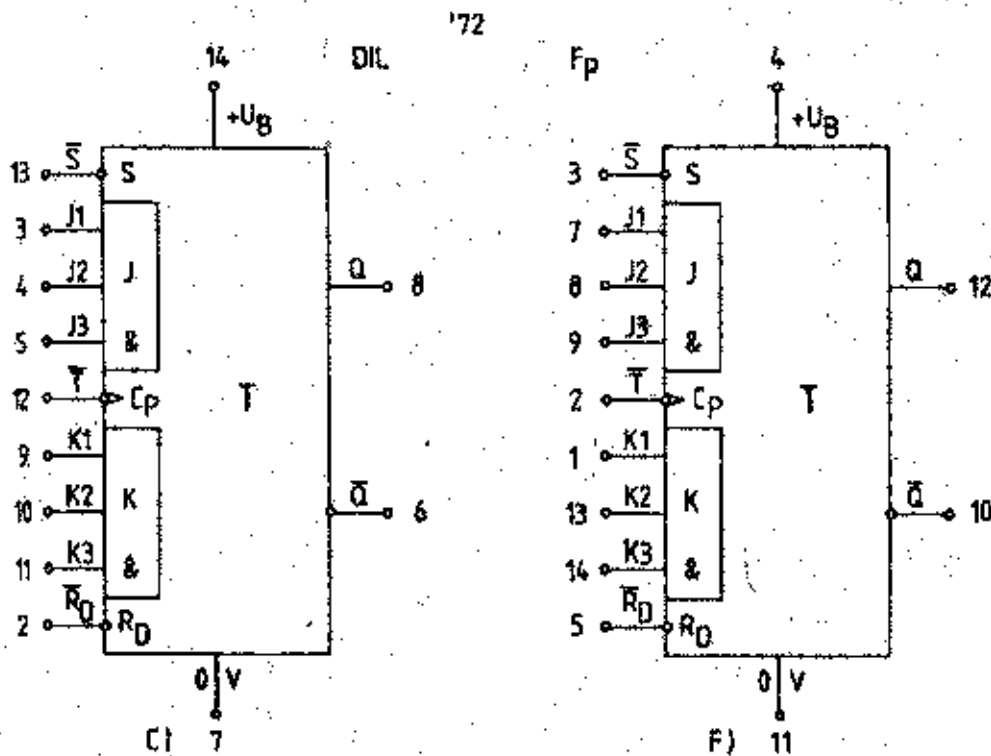
4.3.3. Pulsgetriggerte JK-Flip-Flop

4.3.3.1. Positiv pulsgetriggerte JK-Flip-Flop

4.3.3.1.1. Einfache positiv pulsgetriggerte JK-Flip-Flop

Typ	I_S mA	f_C MHz	t_{wh} ns	t_{wl} ns	t_s ns	t_n ns	$N_{1,s}$	N_{1,c_p}	$N_{2,w}$	N_{OH}	N_{OL}	Pb.	Bemerkungen
'H71 ¹⁾	16	25	12		0	0	3	2	1	10	10	A, D	1), 2)
'L71 ¹⁾	0,8	6,0	100		0	0	2	2	1	20	20	B, E	1), 2)
'72	10	15	20		0	0	2	2	1	10	10	C, F	3)
'H72	16	25	12		0	0	2	1	1	10	10	C, F	3)
'L72	0,7	2,5	200		0	0	2	2	1	20	20	C, F	3)

1) Die Innenschaltungen und die Pinbelegungen von 'H71 und 'L71 sind verschieden; 2) mit Preset; 3) mit Preset und Clear



Wahrheitstabelle des '72, '110

Eingänge					Ausgänge	
S	\bar{R}_D	T	J	K	Q	\bar{Q}
L	H	X	X	X	H	L
H	L	X	X	X	L	H
L	L	X	X	X	H	H
H	H	\perp	L	L	Q_0	\bar{Q}_0
H	H	\perp	H	L	H	L
H	H	\perp	L	H	L	H
H	H	\perp	H	H	kippt	

$$J = J_1 \cdot J_2 \cdot J_3$$

$$K = K_1 \cdot K_2 \cdot K_3$$